

بهبود طول عمر سیستم‌های نهفته بی‌درنگ به کمک زمان‌بندی آگاه از وضعیت باتری

صغری منوچهری و مهدی کارگهی

و بیشینه کردن طول عمر باتری بسیار حائز اهمیت است. به دلیل رفتار غیر خطی باتری در روند تخلیه یا دشارژ^۱، بیشینه کردن طول عمر آن مسئله‌ای سخت و چالش برانگیز است. همچنین به علت وابستگی میزان انرژی استخراج شده از باتری به الگوی جریان دشارژ آن، می‌توان با کنترل سطح جریان و الگوی دشارژ طول عمر باتری را افزایش داد. در این مقاله به ارائه یک روش مبتنی بر تغییر الگوی جریان دشارژ در طول اجرای وظایف روی پردازنده‌ای با قابلیت تغییر پویایی ولتاژ^۲ (DVS) می‌پردازیم که هدف آن بیشینه کردن بهره‌وری باتری است.

در سال‌های اخیر طراحی سیستم‌های مبتنی بر باتری یک مقوله مهم و جدی بوده است. کارهایی که تا کنون در این زمینه انجام شده به چند دسته عمده تقسیم‌بندی می‌شوند: ۱) مدل کردن باتری و توصیف رفتار غیر خطی آن [۱]، ۲) مدیریت توان و انرژی مصرفی باتری [۲] تا [۴] و ۳) زمان‌بندی وظایف در سیستم‌های مبتنی بر باتری.

مهم‌ترین مدل‌هایی که تا کنون برای باتری ارائه شده‌اند عبارتند از: (الف) مدل الکتروشیمیایی [۵] تا [۱۰]، (ب) مدل مدارهای الکترویکی [۱۱] تا [۱۳]، (ج) مدل‌های تحلیلی (این مدل‌ها شامل مدل KiBaM و مدل نفوذی (ریزشی) هستند) [۱۴] تا [۱۸] و (د) مدل‌های تصادفی [۱۶] و [۱۹] تا [۲۲].

تأثیر دو خصوصیت غیر خطی باتری، اثر نرخ ظرفیت^۳ و اثر بازیابی (بهمود)^۴، در طول عمر آن و سیستم‌های نهفته مبتنی بر باتری در [۲۳] مورد بررسی قرار گرفته و مزایا و معایب این دسته از باتری‌ها شرح داده شده است. در [۱۴] نویسنده‌گان یک مور کلی روی مدل‌های متفاوت باتری انجام داده و مدل‌ها را از لحاظ مناسب‌بودن برای ترکیب با مدل بار کاری^۵ در جهت ایجاد یک مدل باتری بهتر و قوی‌تر ارزیابی کردند. در [۲۴] نویسنده‌گان روی دو مدل تحلیلی معروف به نام‌های^۶ KiBaM و مدل نفوذی^۷ بررسی کاملی انجام داده و مناسب‌بودن این مدل‌ها را با هدف ارزیابی کارایی آزمایش کردند.

در راستای مدیریت توان و انرژی مصرفی باتری، تلاش‌های فراوانی در زمینه استفاده از تکنیک تغییر پویای ولتاژ به عنوان یک ابزار کاهش مصرف انرژی صورت گرفته است. در اغلب مطالعات انجام‌شده بر مبنای تغییر پویای ولتاژ، باتری به عنوان یک منبع ایده‌آل انرژی است که مقدار معین انرژی را در یک ولتاژ خروجی ثابت، ذخیره یا پخش می‌کند. لیکن بر اساس تحقیقات انجام‌شده [۱۵]، [۲۲]، [۲۵] و [۲۶]، این امر همیشه

چکیده: بسیاری از سیستم‌های نهفته و دستگاه‌های متفرق برای تأمین انرژی مورد نیاز خود از باتری استفاده می‌کنند و بنابراین طول عمر این دستگاه‌ها به طول عمر باتری وابسته است. بر این اساس، جهت افزایش میزان بهره‌وری از این گونه سیستم‌ها، کاهش مصرف انرژی و مدیریت نحوه استفاده از باتری اهمیت زیادی دارند. با توجه به خصوصیات و رفتار غیر خطی باتری، بیشینه کردن طول عمر باتری که به الگوی تخلیه آن نیز وابسته است از مسایل سخت محسوب می‌گردد. این مقاله جهت افزایش طول عمر سیستم و بیشینه کردن بهره‌وری از باتری، به ارائه یک الگوریتم زمان‌بندی آگاه از وضعیت باتری برای وظایف دوره‌ای در سیستم‌های بی‌درنگ مبتنی بر باتری می‌پردازد. در الگوریتم پیشنهادی یک روش ابتکاری حریصانه برای تغییر پویای ولتاژ با توجه به خصوصیات باتری و توان مصرفی و ظایف ارائه می‌گردد. الگوریتم ارائه شده با دو روش ارزیابی می‌شود، در روش اول ازتابع هزینه مبتنی بر شارژ مصرفی باتری استفاده می‌شود و در روش دوم از یک شبیه‌ساز سطح پایین باتری‌های لیتیوم-یون به نام Dualfoil بهره‌برداری خواهد شد. نتایج نشان می‌دهد که الگوریتم پیشنهادی منجر به افزایش طول عمر سیستم بین ۱۹/۶-۴/۳ درصد در شرایط مختلف (از نظر بار کاری سیستم و محدوده توان مصرفی و ظایف) شده است.

کلید واژه: سیستم‌های نهفته بی‌درنگ، تغییر پویای ولتاژ، زمان‌بندی آگاه از وضعیت باتری، مصرف توان.

۱- مقدمه

امروزه باتری نقش بسزایی در تأمین انرژی بسیاری از سیستم‌های نهفته بی‌درنگ ایفا می‌کند. درصد قابل توجهی از این دستگاه‌ها قابلیت شارژ مجدد باتری را ندارند و به دلیل نوع و محل به کارگیری، جایگزین کردن باتری نیز در آنها امکان پذیر نیست و بنابراین طول عمر این دستگاه‌ها وابسته به طول عمر باتری است.

در اکثر فناوری‌های مربوط به باتری، اگر ولتاژ باتری از حد مورد نیاز سیستم (ولتاژ قطع^۸) پایین‌تر بیاید، آن باتری دیگر قادر به تأمین انرژی مورد نیاز سیستم نیست و آن سیستم دیگر نمی‌تواند به کار خود ادامه دهد. در این حالت لزوماً انرژی ذخیره شده در باتری تمام نشده است، بلکه برای برآورده کردن ولتاژ مورد نظر کافی نیست و در اصطلاح می‌گوییم باتری خالی شده است، حال آن که این باتری برای سیستمی که ولتاژ قطع آن کمتر باشد قابل استفاده خواهد بود. بر این اساس، کاهش مصرف انرژی و مدیریت نحوه استفاده از باتری جهت افزایش میزان بهره‌وری آن

این مقاله در تاریخ ۶ آذر ماه ۱۳۹۱ دریافت و در تاریخ ۲۳ شهریور ماه ۱۳۹۲ بازنگری شد.

صغری منوچهری، آزمایشگاه سیستم‌های بی‌درنگ و اتکاپذیر، دانشکده مهندسی برق و کامپیوتر، دانشگاه تهران، تهران، (email: s.manoochehri@ut.ac.ir).

مهدی کارگهی، آزمایشگاه سیستم‌های بی‌درنگ و اتکاپذیر، دانشکده مهندسی برق و کامپیوتر، دانشگاه تهران، تهران، (email: kargahi@ut.ac.ir).

1. Cut-off Voltage

2. Discharge Current
3. Dynamic Voltage Scaling
4. Rate Capacity Effect
5. Recovery Effect
6. Workload Model
7. Kinetic Battery Model
8. Diffusion Model

جدول ۴: چند پروفایل مختلف برای اجرای هر دو وظیفه.

پروفایل	توان (W)	مدت زمان اجرا (min)
A1-B5	۰/۱۸۱۵	۶
	۰/۰۱۷۹	۱۰/۲۴۱
	۰/۰	۰/۷۵۹
	۰/۱۲۴۰	۶/۷۵۲
	۰/۰۲۹۹	۸/۶۱۹
	۰/۰	۱/۵۹۹
	۰/۰۸۱۳	۷/۷۸۲
	۰/۰۲۹۹	۸/۶۱۹
	۰/۰	۰/۵۹۹
	۰/۰۵۹۸	۸/۶۱۹
	۰/۰۴۰۷	۷/۷۸۲
	۰/۰	۰/۵۹۹
B1-A5	۰/۰۹۰۸	۶
	۰/۰۳۵۹	۱۰/۲۴۱
	۰/۰	۰/۷۵۹
	۰/۰۶۲۰	۶/۷۵۲
	۰/۰۵۹۸	۸/۶۱۹
	۰/۰	۱/۵۹۹

از وظایف دوره‌ای، زمان با طول ابدوره و برای وظایف غیر دوره‌ای زمان با بیشترین موعده برابر است. مرجع [۲۵] با اشاره به این مطلب که مسئله بهینه‌سازی مربوط یک مسئله حل نشدنی در زمان چندجمله‌ای بر حسب اندازه ورودی مسئله^۳ (NP-hard) است (حتی اگر وظایف اولویت ثابت داشته باشد) به ارائه یک روش ابتکاری حریصانه برای دست‌یابی به نتایجی نزدیک به بهینه می‌پردازد.

در بخش ۲ با ذکر چند سناریو، دلایل پرداختن به مسئله مطرح شده را بیان می‌کنیم. مدل سیستم و طرح مسئله را در بخش ۳ شرح می‌دهیم. در بخش ۴ به توضیح الگوریتم پیشنهادی با جزئیات کامل می‌پردازیم. بخش ۵ نتایج به دست آمده از پیاده‌سازی الگوریتم پیشنهادی طی آزمایش‌های متفاوت را در مقایسه با سایر الگوریتم‌ها نشان می‌دهد و در بخش ۶ به نتیجه‌گیری نهایی می‌پردازیم.

۲- پیش‌زمینه و انگیزه تحقیق

در این بخش با شرح چند سناریو به ضرورت ارائه یک الگوریتم زمان‌بندی مبتنی بر باتری در طراحی سیستم می‌پردازیم. در سناریوی اول به اهمیت تغییر پویای ولتاژ و نحوه چیدمان وظایف و تأثیر آنها بر طول عمر باتری پرداخته‌ایم (جدول ۱ تا ۷ و شکل‌های ۱ تا ۳). جدول ۱ مشخصات دو وظیفه که مدت زمان اجرا و موعده نسبی یکسان اما جریان و توان مصرفی متفاوتی را دارند، نشان می‌دهد. در جداول ۲ و ۳ با فرض این که پردازنده دارای ۵ سطح ولتاژ است، [۲.۲، ۲.۵، ۲.۷، ۲.۰، ۳.۳]^۴ برای هر سطح ولتاژ مقدار جریان، زمان اجرا و توان مصرفی نشان داده شده که ستون اول نام وظیفه و عدد مربوط به سطح ولتاژ، ستون دوم سطح ولتاژ (V) اجرای وظیفه بر حسب ولت، ستون سوم جریان (I) وظیفه بر حسب آمپر، ستون چهارم زمان (T) مورد نیاز برای اجرای وظیفه بر حسب دقیقه و ستون پنجم میزان توان مصرفی (P) اجرای وظیفه بر حسب وات را نشان می‌دهد. از آنجا که دوره هر دو وظیفه

جدول ۱: خصوصیات وظایف.

وظیفه	زمان اجرا (min)	طول دوره (min)	جریان (A)	ولتاژ (V)	توان (W)
A	۶	۱۷	۰/۰۵۵	۲/۳	۰/۱۸۱۵
B	۶	۱۷	۰/۰۲۷۵	۲/۳	۰/۰۹۰۸

جدول ۲: تغییر پویای ولتاژ برای وظیفه A در ۵ سطح.

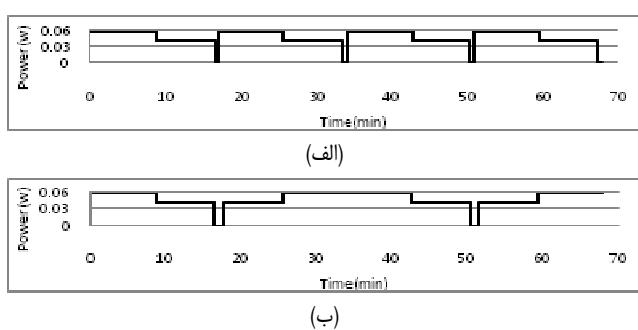
سطح ولتاژ	P (W)	T (min)	I (A)	V (V)
A1	۰/۱۸۱۵	۶	۰/۰۵۵	۳/۳
A2	۰/۱۲۴۰	۶/۷۵۲	۰/۰۴۱۶	۳
A3	۰/۰۸۱۳	۷/۷۸۲	۰/۰۳۰۱	۲/۷
A4	۰/۰۵۹۸	۸/۶۱۹	۰/۰۲۳۹	۲/۵
A5	۰/۰۳۵۹	۱۰/۲۴۱	۰/۰۱۶۳	۲/۲

جدول ۳: تغییر پویای ولتاژ برای وظیفه B در ۵ سطح.

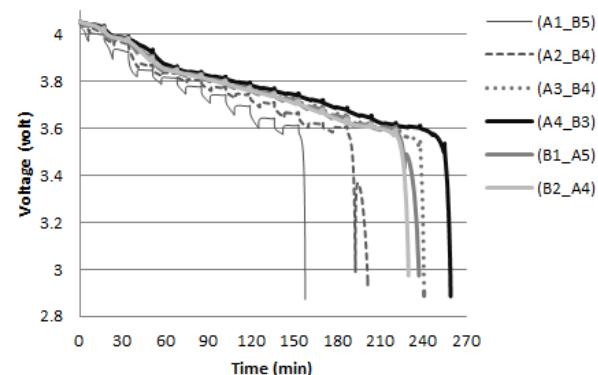
سطح ولتاژ	P (W)	T (min)	I (A)	V (V)
B1	۰/۰۹۰۸	۶	۰/۰۲۷۵	۳/۳
B2	۰/۰۶۲۰	۶/۷۵۲	۰/۰۲۰۷	۳
B3	۰/۰۴۰۷	۷/۷۸۲	۰/۰۱۵۱	۲/۷
B4	۰/۰۲۹۹	۸/۶۱۹	۰/۰۱۲۰	۲/۵
B5	۰/۰۱۷۹	۱۰/۲۴۱	۰/۰۰۸۱	۲/۲

صحیح نیست و طراحی بر مبنای این مدل ساده و حداقل کردن میانگین مصرف انرژی لزوماً منجر به بهینه‌شدن طول عمر باتری نمی‌شود. دسته دیگری از کارهایی که برای افزایش طول عمر باتری صورت گرفته، ارائه تکنیک‌های زمان‌بندی وظایف با در نظر گرفتن اثر نرخ دشارژ و بازیابی است. در کارهای اولیه‌ای که در زمینه زمان‌بندی آگاه از باتری صورت گرفت معمولاً محققان الگوریتم‌های افزایش (کاشهش) ولتاژ را ارائه می‌دادند که تابع هزینه به دست آمده از مدل باتری را بهینه کنند [۲۶] و [۲۷]. در زمینه سیستم‌های بی‌درنگ ساخت، در [۲۸] یک الگوریتم ایستای مبتنی بر توسعه الگوریتم ارائه شده در [۲۷] برای زمان‌بندی و در نظر گرفتن اثر بهینه، ارائه شده است.

آخری تلاش‌های زیادی برای استفاده از روش‌های ابتکاری که از مدل باتری به دست آمده، برای زمان‌بندی پویای وظایف دوره‌ای صورت گرفته است. مرجع [۲۹] یک الگوریتم زمان‌بندی پویا را ارائه می‌دهد که تلاش می‌کند تا حد امکان یک پروفایل جریان غیر افزایشی محلی^۵ برای گسترش طول عمر باتری را محفوظ نگه دارد. در [۳۰] با تصویر یک درک شهودی از این که چگونه روش‌های روشنایی مدل‌های باتری می‌توانند عملاً در گسترش طول عمر باتری مؤثر باشند، فهم بهتری نسبت به آگاهی از وضعیت باتری ارائه می‌گردد. سپس یک فرم عمومی از مسئله زمان‌بندی آگاه از وضعیت باتری که برای زمان‌بندی وظایف دوره‌ای است در یک محیط تک‌پردازنده‌ای ارائه می‌دهد. در [۲۵] ابتدا مسئله زمان‌بندی وظایف برای سیستم‌های تک‌پردازنده‌ای مبتنی بر باتری با قابلیت اعمال تغییر پویای ولتاژ در قالب یک مسئله بهینه‌سازی غیر خطی مطرح می‌شود. سپس تابع هدف این مسئله که در واقع کمینه کردن شارژ مصرفی بر اساس تابع هزینه ارائه شده در [۱۵] برای یک گراف وظایف در زمان مشخص است مورد نظر قرار می‌گیرد. برای یک مجموعه



شکل ۲: نحوه چیدمان وظایف، (الف) چیدمان غیر افزایشی و (ب) چیدمان کاهشی-افزایشی.



شکل ۱: تأثیر تغییر پویای ولتاژ روی عملکرد باتری، نمودار ولتاژ- زمان به دست آمده از اجرای پروفایل‌های جدول ۴ در Dualfoil

جدول ۵: جدول نتایج به دست آمده از اجرای پروفایل‌های جدول ۴ در Dualfoil

پروفایل	انرژی کل (W-h/kg)	زمان ولتاژ کمینه (min)	زمان اولین شکست (min)	
A1-B5	۲,۸۷۴۱۳	۱۵۷,۶۲۲	۱۵۷,۶۲۲	
A2-B4	۲,۹۳۵۸۷	۱۹۲,۵۹۳	۲۰۱,۲۱۲	
A3-B4	۲,۸۸۵۲۵	۲۴۰,۶۲۹	۲۴۰,۶۲۹	
A4-B3	۲,۸۸۴۶۲	۲۵۹,۲۳۶	۲۵۹,۲۳۶	
B1-A5	۲,۹۷۳۶۶	۲۳۶,۹۹۴	۲۳۶,۹۹۴	
B2-A4	۲,۹۷۳۳۸	۲۲۹,۷۵۶	۲۲۹,۷۵۶	

جدول ۶: انرژی مصرفی اجرای ۸ دوره پروفایل‌های حاصل از ترکیب وظایف A و B.

پروفایل	انرژی مصرفی برای ۸ دوره بر اساس $E = I \cdot V \cdot T(j)$
A1-B5	۶۱۰,۷۱۰,۷
A2-B4	۵۲۵,۴۷۸,۸
A3-B4	۴۲۷,۳۸۴,۷
A4-B3	۳۹۹,۴۲۸,۹
B1-A5	۴۳۷,۹۷۶,۷
B2-A4	۴۴۹,۲۲۲,۱

جدول ۷: نتایج حاصل از اجرای دو چیدمان مختلف پروفایل A4-B3 در Dualfoil

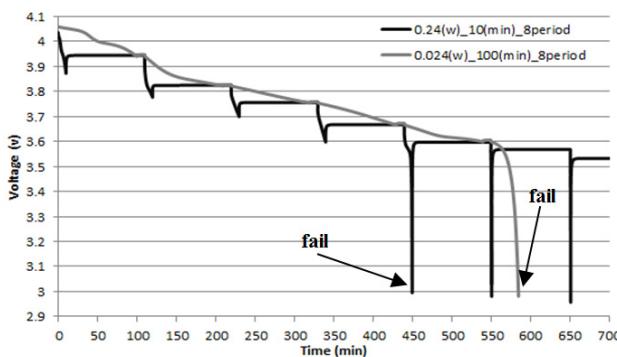
نوع اجرا	انرژی مصرفی کل (W-h/kg)	زمان ولتاژ کمینه (V)	زمان اولین شکست (min)	
A4-B3 Dec-Inc	۲,۸۸۴۴	۲۶۳,۱۰,۶	۲۶۳,۱۰,۶	
A4-B3 Non-Inc	۲,۸۸۴۶۲	۲۵۹,۲۳۶	۲۵۹,۲۳۶	

برای مقایسه این پروفایل‌ها از شبیه‌ساز Dualfoil (توضیحات بیشتر در بخش ۲-۳ آمده) استفاده شده است. فرض بر این است که وظایف دوره‌ای هستند و طول دوره برابر موقعد نسبی آنهاست. هر پروفایل را تا جایی که ولتاژ قطع به $\frac{3}{2}$ ولت برسد تکرار و اجرا شده است. در جدول ۵ و شکل ۱ نتایج به دست آمده از اجرای این پروفایل‌ها در Dualfoil آمده است. برای هر پروفایل، میزان انرژی مصرفی کل 3 بر حسب ولت (V)، زمان رسیدن به کیلوگرم (W-h/kg)، ولتاژ کمینه 3 بر حسب ولت (V)، زمان رسیدن به ولتاژ حداقل 3 بر حسب دقیقه (min) و زمان شکست سیستم 5 بر حسب دقیقه در جدول ۵ نشان داده شده است. همچنین شکل ۱ نمایانگر نمودار تغییرات ولتاژ نسبت به زمان برای هر پروفایل است. همان‌گونه که

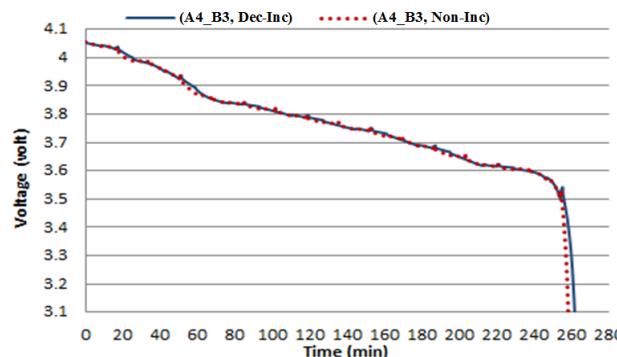
- 2. Total Energy
- 3. Minimum Voltage
- 4. Time of Minimum Voltage
- 5. First Failed Time

۱۷ دقیقه است، در جدول ۴ چند پروفایل مختلف برای اجرای این دو وظیفه در نظر گرفته شده به طوری که هیچ کدام موعد خود را از دست ندهند. مثلاً پروفایل اول که A1-B5 می‌باشد، به این صورت است که ابتدا وظیفه A با بالاترین ولتاژ، سطح اول (A1) و توان مصرفی ۱,۸۱۵ وات به مدت ۶ دقیقه و سپس وظیفه B با سطح پنجم ولتاژ (B5) و توان مصرفی ۰,۱۷۹ وات به مدت ۱۰/۲۴۱ دقیقه اجرا می‌شود. طول زمان اجرای این دو وظیفه جمعاً ۱۶/۲۴۱ دقیقه می‌شود. تا دقیقه ۱۷ که موعد/دوره این دو وظیفه است، به اندازه ۰,۷۵۹ دقیقه پردازندۀ بیکار است و توان مصرفی در این بازه صفر می‌باشد. ۵ پروفایل دیگر نیز به همین ترتیب هستند و البته باید توجه داشت که این ۶ پروفایل بهترین حالت‌ها از بین ۱۷ حالت ممکن هستند.^۱

۱. تعداد حالات کل برای زمانی که n وظیفه و L سطح ولتاژ داریم برابر با L^n می‌باشد و در اینجا ۲۵ است که از این ۲۵ حالت تعداد آنهایی که منجر به از دست رفتن موعده می‌شود، ۸ است.



شکل ۴: تأثیر توان روی عملکرد باتری، نمودار ولتاژ- زمان حاصل از اجرای دو الگوی دشارژ مختلف، توان مصرفی زیاد و توان مصرفی کم.



شکل ۳: تأثیر چیدمان وظایف روی عملکرد باتری، نمودار ولتاژ- زمان حاصل از اجرای دو چیدمان مختلف پروفایل B3 در A4.

جدول ۸: مشخصات و نتایج حاصل از اجرای دو الگوی دشارژ مختلف، توان مصرفی زیاد و توان مصرفی کم.

شماره وظیفه	توان (W)	زمان اجرا (min)	دوره (min)	ازری مصرفی واقعی (j)	E = I.V.T(j)	زمان شکست (min)
۱	۰.۲۴	۱۰	۱۱۰	۷۲۲/۲۹۰	۷۲۰	۴۵۰
۲	۰.۰۲۴	۱۰۰	۱۱۰	۷۲۲/۰۴	۷۷۰/۶۵۹	۵۸۵/۱۸

افزایشی^۳ را نسبت به مدل غیر افزایشی^۳ بیان می‌کنند. این مسئله در بسیاری از آزمایش‌های دیگر نیز مشاهده شده و بنابراین نمی‌توان گفت که همیشه چیدمان غیر افزایشی بهترین چیدمان است. در اینجا با ذکر یک سناریوی دیگر، تأثیر توان مصرفی روی عملکرد باتری مشخص می‌شود. در اغلب کارهایی که مرتبط با زمان‌بندی آگاه از وضعیت باتری هستند، تمرکز روی کاهش هزینه طبق تابع هزینه ارائه شده در [۱۵] است. در این دسته از کارها علی‌رغم به کار بردن تکنیک تعییر پویای ولتاژ و کاهش ولتاژ و جریان وظایف، برای محاسبه هزینه از تابعی که فقط وابسته به جریان مصرفی است، استفاده می‌شود [۲۵] و [۲۶]. حال آن که بنا به گفته نویسندها [۱۵] این تابع هزینه هنگامی که ولتاژ اجرای همه وظایف یکسان است کارایی دارد. البته در [۱۵] نحوه استفاده از این تابع، زمانی که وظایف با ولتاژهای متفاوت اجرا می‌شوند، مشخص شده است (برای توضیح تکمیلی به بخش ۲-۳ مراجعه شود). بدیهی است که هنگام تعییر ولتاژ و به دنبال آن تعییر جریان، توان مصرفی نیز تحت تأثیر قرار می‌گیرد.

سناریوی دوم به بیان اهمیت توجه به تأثیر توان مصرفی روی عملکرد و میزان بهره‌وری باتری می‌پردازد (جدول ۸ و شکل ۴). در این سناریو دو وظیفه با انرژی مصرفی یکسان ($j = 144$) و توان $E = I \times V \times T = 144$ وات، زمان اجرا $10 + 100$ دقیقه و دوره هر دو وظیفه ۱۱۰ و 0.024 و 0.24 وات است. این دو وظیفه را در دو پروفایل جداگانه تا لحظه شکست سیستم (زمانی که ولتاژ باتری به کمتر از 3.0 ولت برسد) به صورت دوره‌ای اجرا می‌کنیم. جدول ۸ نتایج حاصل از اجرای این وظایف را تا لحظه شکست سیستم نشان می‌دهد. همان‌گونه که در جدول ۸ مشاهده می‌شود، زمانی که توان مصرفی کمتر باشد حتی اگر انرژی مصرفی یکسان باشد، طول عمر سیستم بیشتر است. لازم به ذکر است که میزان واقعی انرژی مصرفی همان specific energy به دست آمده از نتایج شیوه‌ساز Dualfoil است و انرژی مصرفی به صورت تئوری از حاصل ضرب جریان، ولتاژ و زمان به دست می‌آید ($E = I \times V \times T$). وظیفه با

مشاهده می‌گردد مقدار انرژی مصرفی کل تا لحظه شکست سیستم^۱ و $A4-B3$ زمان رسیدن به حداقل ولتاژ و زمان شکست در پروفایل $A4-B3$ بیشتر از بقیه پروفایل‌ها است. در واقع نتایج، بیانگر افزایش طول عمر سیستم و میزان انرژی مورد استفاده در پروفایل $A4-B3$ است. به این ترتیب از انرژی بیشتری برای اجرای وظایف استفاده شده و بهره‌وری از باتری افزایش یافته است.

جدول ۸ به درک بهتر این مسئله کمک می‌کند. در این جدول انرژی مصرفی در طول ۸ دوره بر اساس فرمول انرژی، بدون در نظر گرفتن سربار انرژی برای هر پروفایل محاسبه شده است. همان‌طور که مشاهده می‌گردد پروفایل $A4-B3$ کمترین میزان انرژی مصرفی در مدت زمان ۱۳۶ دقیقه نسبت به پروفایل‌های دیگر را داشته است. این امر در نمودار ۱ نیز قابل مشاهده است.

شیب نمودارهای مربوط به هر پروفایل می‌تواند تا حدی تعیین کننده وضعیت هر پروفایل باشد. از این آزمایش و آزمایش‌های مشابه می‌توان این استabilitاً را داشت که وقتی وظایف به صورت دوره‌ای هستند اگر برای یک ابردوره بهترین پروفایل ممکن را به دست آوریم، آن گاه می‌توان تقضیم کرد که تکرار این پروفایل منجر به بهره‌وری از باتری می‌شود. البته باید این نکته را نیز در نظر داشت که نه تنها نحوه تعییر پویای ولتاژ، بلکه نحوه چیدمان وظایف نیز در بهره‌وری از باتری یک عامل مؤثر است. شایان ذکر است که در این آزمایش تمامی پروفایل‌ها به صورت غیر افزایشی و با توجه به دستاوردهای نویسندها [۱۵] مرتب شده‌اند.

در ادامه با توجه به دوره‌ای بودن وظایف به جای چیدمان غیر افزایشی از ابتدای هر دوره، یک دوره وظایف را به صورت غیر افزایشی و دوره بعدی را به صورت افزایشی، پشت سر هم قرار می‌دهیم. در این حالت شکل چیدمان وظایف به صورت کاهشی- افزایشی تدریجی در می‌آید. شکل‌های ۲-الف و ۲-ب به ترتیب چیدمان غیر افزایشی و کاهشی- افزایشی پروفایل $A4-B3$ را نشان می‌دهند.

شکل ۳ و جدول ۷ نتایج حاصل از اجرای دو چیدمان کاهشی- افزایشی تدریجی و غیر افزایشی را نشان می‌دهند و برتری مدل کاهشی-

۱. زمانی که ولتاژ باتری برای اولین بار کمتر از 3.0 ولت شود.



شکل ۵: استفاده از مبدل DC-DC جهت برآورده کردن توان مورد نیاز پردازنده [۱۵].

۰/۸ تا ۰/۹ است. اگر V_{proc} و I_{proc} به ترتیب جریان و ولتاژ پردازنده و V_{batt} و I_{batt} جریان و ولتاژ باتری باشند، ضریب سودمندی برابر است با [۲۶] و [۲۵]

$$\eta = \frac{I_{proc} V_{proc}}{I_{batt} V_{batt}} \quad (1)$$

اگر حداکثر ولتاژ پردازنده برای اجرای وظایف (ولتاژ اولیه) V_{dd} و ولتاژ جدید V_{new} باشد، آن گاه فاکتور s که تعیین‌کننده میزان تغییر ولتاژ هنگام اعمال تغییر پویای ولتاژ است به صورت زیر تعریف می‌شود [۲۵] و [۲۶]

$$s = \frac{V_{dd}}{V_{new}} \quad (2)$$

اگر زمان اجرای وظیفه برابر e_k و ولتاژ آستانه V_t باشد، پس از تغییر ولتاژ به اندازه فاکتور s ، زمان اجرای جدید وظیفه، e_k^* ، از رابطه زیر به دست می‌آید [۲۵] و [۲۶]

$$\frac{e_k^*}{e_k} = s \left[1 + \frac{2(s-1)}{V_{dd} - V_t} \right] \quad (3)$$

همچنین اگر جریان اجرای وظیفه برابر I_k باشد، پس از تغییر ولتاژ به اندازه فاکتور s ، جریان اجرای جدید وظیفه، I_k^* ، از رابطه زیر به دست می‌آید [۲۵] و [۲۶]

$$\frac{I_k^*}{I_k} = \frac{V_{new}}{V_{dd}} = \frac{1}{s} \quad (4)$$

شایان ذکر است که برای مقایسه‌پذیر بودن نتایج الگوریتم ارائه شده، تمام فرضیات فوق مطابق است با کارهای قبلی [۲۵] و [۲۶].

۲-۳ مدل باتری

در این مقاله از دو مدل باتری برای ارزیابی الگوریتم پیشنهادی استفاده شده است. مدل اول، مدل تحلیلی سطح بالای مبتنی بر شارژ مصرفی باتری است که Rakhmatove تحت عنوان مدل نفوذی ارائه دادند. در این مدل میزان شارژ انتقال یافته از الکتروولیته در طول زمان یک بار کاری محاسبه می‌شود. مدل نفوذی در مقایسه با مدلی که Peukert در [۲۶] ارائه داد از دقت بالایی برخوردار است. در این مدل ارتباط تحلیلی بین جریان، زمان تخلیه باتری و شارژ از دست رفته هنگام تخلیه باتری مشخص شده است. اگر در بازه‌های زمانی τ شدت جریان تخلیه ($i(\tau)$) باشد، شارژ ظاهری از دست رفته در بازه زمانی $[L, L+L]$ طبق این مدل به صورت زیر محاسبه می‌شود [۳۱]

$$\alpha = \int_{L(t)}^L i(\tau) d\tau + \underbrace{\int_{L(t)}^L i(\tau) \left(\sum_{m=1}^{\infty} e^{-\beta^m (L-\tau)} \right) d\tau}_{u(t)} \quad (5)$$

در حالی که L طول عمر باتری و α و β پارامترهای باتری هستند. طبق (۵) شارژ ظاهری از دست رفته شامل دو قسمت است: میزان شارژی

۲. حداقل ولتاژ مورد نیاز برای شروع هدایت الکتریکی

توان مصرفی کمتر، ۷٪ بهره‌وری باتری و ۳۰٪ طول عمر سیستم را افزایش می‌دهد که هر دو مقدار قابل توجهی هستند. با نگاهی دقیق‌تر به نمودار شکل ۴ در می‌یابیم که معمولاً یک افت ولتاژ در ابتدای اجرای هر دوره از وظایف وجود دارد. افت ولتاژ هنگام اجرای وظیفه با توان مصرفی بالا بسیار زیاد است و این مسأله بهوضوح دیده می‌شود.

بدیهی است که شکست سیستم اصولاً در یکی از این نقاط افت ولتاژ رخ دهد مگر این که انرژی ذخیره شده در باتری، قبل از رسیدن به این نقاط، تمام شود. از این آزمایش‌های مشابه این نتیجه به دست می‌آید که اگر در سیستم مجموعه‌ای از وظایف دوره‌ای اجرا شوند، عمدتاً سیستم هنگام اجرای وظیفه با توان مصرفی بالاتر، دچار شکست می‌شود زیرا افت ولتاژ در این نقاط شدیدتر بوده و در طول هر ابردوره ولتاژ کمینه مربوط به زمان اجرای این وظایف است. این مسأله از اهمیت بسیار بالایی برخوردار است اما در بسیاری از کارهای قبلی نادیده گرفته شده است. در اغلب کارهای پیشین عموماً تمرکز روی مقدار ولتاژ در انتهای دوره یا ابتدواره بوده است در صورتی که ممکن است سیستم قبل از رسیدن به انتهای پروفایل به دلیل یک افت ولتاژ شدید، دچار شکست شود.

در اینجا به یادآوری چند نکته اساسی در جهت افزایش بهره‌وری از باتری می‌پردازیم. در زمان‌بندی‌های غیر آگاه از وضعیت باتری برای افزایش طول عمر باتری و به دنبال آن افزایش طول عمر سیستم، اغلب از روش‌های کمینه کردن انرژی مصرفی استفاده می‌شود، حال آن که کمینه کردن انرژی مضمون بهره‌وری بهینه از باتری نیست و طول عمر سیستم بیشینه نمی‌شود [۱۵]، [۲۲] و [۲۵]. به همین دلیل استفاده از روش‌های مبتنی بر رفتار باتری بسیار ضروری است. در [۲۶] نوبسندگان با اشاره به چند نکته اصلی در ارتباط با رفتار باتری در شرایط مختلف، مذکور می‌شوند که نحوه چیدمان وظایف در عملکرد باتری تأثیر بسزایی دارد اما آنها چیدمان وظایف را فقط برای یک ابردوره یا دوره در نظر گرفته‌اند، در صورتی که سناریوی دوم مشخص می‌کند بهترین چیدمان برای یک ابردوره، ضمن بهترین بهره‌وری در طول کل زمان اجرا نیست. در همه سناریوهای فوق یک عامل مهم به صورت مشترک وجود دارد که تأثیر زیادی بر عملکرد باتری و بهبود بهره‌وری آن دارد. این عامل میزان توان مصرفی وظایف است. بنابراین در این مقاله تمرکز ما روی توان مصرفی وظایف است و به ارائه یک الگوریتم زمان‌بندی آگاه از وضعیت باتری می‌پردازیم که در آن مقدار توان مصرفی وظایف نقشی اساسی در تصمیم‌گیری‌ها برای اعمال تکنیک تغییر پویای ولتاژ ایفا می‌کند. برخلاف روش‌های ابتکاری پیشین [۲۵] و [۲۶] که عمدتاً تمرکز آنها بر کمینه کردن هزینه طبق تابع هزینه ارائه شده در [۱۵] و میزان انرژی مصرفی است، در این روش تمرکز اصلی روی هم‌سطح سازی توان مصرفی است.

۳- مدل سیستم و تعریف مسأله

در این بخش به توضیح مدل سیستم و تعریف مسأله می‌پردازیم.

۱-۳ مدل سیستم

سیستم شامل یک پردازنده با قابلیت تغییر پویای ولتاژ و یک باتری جهت تأمین انرژی مورد نیاز پردازنده است. باتری توان مورد نیاز پردازنده را از طریق یک مبدل DC - DC برای پردازنده فراهم می‌کند (شکل ۵). مبدل DC - DC یک ضریب سودمندی^۱ دارد که معمولاً عددی بین

شبیه‌ساز برای ارزیابی الگوریتم پیشنهادی استفاده می‌شود. برای هر پروفایل ورودی، Dualfoil مقادیر بسیار دقیقی از ولتاژ بااتری بر حسب تابعی از زمان در قالب یک فایل خروجی ارائه می‌کند و به دلیل دقت این شبیه‌ساز نتایج آن به عنوان مقادیر مرجع استفاده می‌شوند. در [۱۵] نویسنده‌گان نتایج حاصل از مدل نفوذی (ربیزشی) خود را با نتایج حاصل از شبیه‌ساز سطح پایین Dualfoil مقایسه کردند. برای جریان پیوسته ثابت، مدل نفوذی طول عمر بااتری را با میانگین ۳٪ خطاب محاسبه می‌کند و حداکثر خطا در مقایسه با مقادیر به دست آمده از برنامه Dualfoil ۶٪ است. برای جریان متغیر و دارای وقفه در آزمایش‌ها، مدل نفوذی بهتر عمل می‌کند و حداکثر خطای آن ۲/۷ و میانگین خطاب محاسبه می‌کند. بنابراین در این مقاله ما نیز از این مدل برای ارزیابی الگوریتم‌ها استفاده می‌کنیم.

مقادیری که برای ارزیابی الگوریتم پیشنهادی و مقایسه با الگوریتم‌های قبلی، [۲۵] و [۲۶]، مد نظر هستند عبارتند از شارژ مصرفی بااتری در انتهای پروفایل، ولتاژ کمینه بااتری در طول زمان پروفایل، ولتاژ بااتری در انتهای پروفایل و درصد افت ولتاژ نسبت به ولتاژ مدار باز. حداقل ولتاژ و ولتاژ نهایی و انرژی مصرفی از فایل خروجی حاصل از اجرای Dualfoil استخراج می‌شوند. درصد افت ولتاژ نسبت به ولتاژ مدار باز طبق (۹) محاسبه می‌شود

$$V_{drop} = \frac{V_{oc} - V_{batt}}{V_{oc} - V_{cut}} \quad (9)$$

که V_{oc} ولتاژ مدار باز و V_{cut} ولتاژ قطع است.

۳-۳ مدل وظیفه

یک وظیفه k با ۴ پارامتر مشخص می‌شود: جریان I_k ، مدت زمان اجرای e_k ، زمان رسیدن t_k و موعد نسبی d_k . برای هر وظیفه دوره‌ای طول دوره، p_k ، با موعد نسبی آن وظیفه برابر است و همچنین ولتاژ اولیه مورد نیاز برای اجرای هر وظیفه، $V_{k,proc}$ ، با حداکثر ولتاژ پردازندۀ برابر است.

۴-۳ تابع هزینه

برای بااتری یک پروفایل تخلیه عبارت است از مجموعه‌ای از عناصر که با ۵ پارامتر به صورت $(T, t_k, t_k + \Delta_k, I_k, \beta)$ نشان داده می‌شود که زمان شروع، Δ_k طول زمان و I_k چریان k امین عنصر می‌باشد و t_k طول کل زمان پروفایل و β پارامتر بااتری مورد نظر است. اگر تعداد عناصر این مجموعه n باشد، آن گاه طول زمان پروفایل با زمان اتمام آخرین عنصر مجموعه برابر است ($T = t_{n-1} + \Delta_{n-1}$). تابع هزینه که میزان شارژ ظاهری تا T زمان t_k به دست می‌آورد به صورت زیر تعریف می‌شود [۲۶]

$$\partial = \sum_{k=1}^{n-1} F(T, t_k, t_k + \Delta_k, I_k, \beta) \quad (10)$$

که

$$F(T, t_k, t_k + \Delta_k, I_k, \beta) = \begin{cases} I_k \Delta_k + 2I_k \sum_{m=1}^{\infty} \frac{e^{-\beta^m (T-t_k-\Delta_k)} - e^{-\beta^m (T-t_k)}}{\beta^m} , & I \neq . \\ -2I_{k-1} \sum_{m=1}^{\infty} \frac{e^{-\beta^m (T-t_k+\Delta_k)} (e^{-\beta^m (T-t_{k-1}-\Delta_{k-1})} - e^{-\beta^m (T-t_{k-1})})}{\beta^m} , & I = . \end{cases} \quad (11)$$

که به خاطر جریان اعمال شده از دست رفته است ($I(t)$) و میزان شارژ غیر قابل دسترسی ($u(t)$). بخش اول توسط دستگاه مصرف شده و بخش دوم میزان شارژی است که به صورت غیر قابل استفاده در بااتری باقی مانده است. هرگاه میزان شارژ از دست رفته ظاهری بااتری با ظرفیت بااتری برابر شود، بااتری خالی است. برای جریان تخلیه ثابت ($I = I(t)$ ، $u(t)$ به صورت زیر است [۳۱]

$$u(t) = 2I \sum_{m=1}^{\infty} \frac{1 - e^{-\beta^m (L-t)}}{\beta^m m^{\gamma}} \quad (6)$$

در طول بازه‌های بیکاری، میزان شارژ غیر قابل دسترس کاهش خواهد یافت و برای استفاده مجدد، قابل دسترس خواهد شد.تابع توصیف کننده کاهش مقدار شارژ غیر قابل دسترس در زمان بیکاری t_i ، بعد از تخلیه با

جریان ثابت I ، به مدت زمان t_i به صورت زیر تعریف می‌شود [۳۱]

$$u(t_i) = 2I \sum_{m=1}^{\infty} \frac{e^{-\beta^m t_i} (1 - e^{-\beta^m t_i})}{\beta^m m^{\gamma}} \quad (7)$$

که α عددی ثابت و معادل ظرفیت کل بااتری بر حسب واحد شارژ (coulombs) است. همچنین β مربوط به نرخ نفوذ درون بااتری، عامل اصلی در رفتار غیر خطی بااتری در روند تخلیه می‌باشد. هرچه میزان این پارامتر بیشتر باشد نمایانگر بهترین بودن بااتری است و اگر این مقدار به حدی بزرگ باشد که به بینهایت میل کند، آن گاه بااتری به صورت یک منبع انرژی / توان ایده‌آل عمل خواهد کرد. با افزایش مقدار m در بخش دوم (۶)، مقدار حاصل از سری خیلی کم افزایش می‌یابد. آزمایش‌ها نشان می‌دهند اعمال m تا عدد ۱۰ برای پیش‌بینی صحیح طول عمر بااتری کفايت می‌کند [۳] و [۲۶].

همان طور که مشاهده می‌شود، (۵) تا (۷) همگی بر مبنای جریان هستند و این روابط زمانی که ولتاژ اجرای وظایف یکسان است، کاربرد دارند [۱۵]. در شرایطی که از تکنیک تغییر پویای ولتاژ در سیستم استفاده می‌شود، باید ابتدا میانگین ولتاژ سیستم (V_{avg}) را به دست آورد و سپس جریان را با استفاده از (۸) برای هر وظیفه محاسبه نمود

$$I = \frac{P}{V_{avg}} \quad (8)$$

که P توان مصرفی هر وظیفه است و از حاصل ضرب ولتاژ و جریان نهایی تنظیم شده برای وظیفه به دست می‌آید. جریان حاصل را جهت محاسبه شارژ ظاهری در روابط فوق قرار می‌دهیم [۱۵].

مدل دوم یک مدل الکتروشیمیایی است که بر اساس فرایندهای شیمیایی درون بااتری به وجود آمده است. Doyle و دیگران در سال‌های ۱۹۹۳ و ۱۹۹۴ یک مدل الکتروشیمیایی را برای بااتری‌های لیتیوم-یون طراحی کردند [۵] تا [۷] که این مدل از حل ۶ جفت معادله دیفرانسیل غیر خطی به دست آمده و نتیجه حل این معادلات ولتاژ و جریان به صورت تابعی از زمان است. Doyle با استفاده از برنامه فرتون این مدل را برای بااتری‌های لیتیوم-یون شبیه‌سازی کرد که این شبیه‌سازی پایین Dualfoil نام دارد که به صورت رایگان در دسترس قرار دارد [۲۷]. در این مقاله علاوه بر تابع هزینه به دست آمده از مدل نفوذی، از این

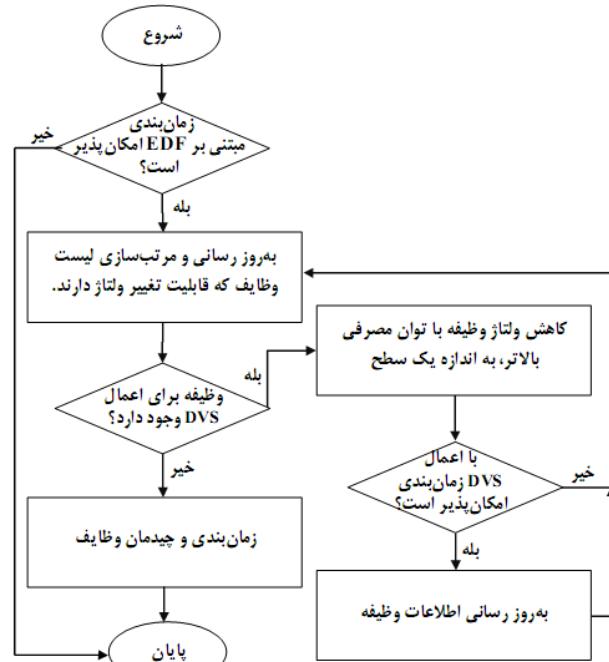
موعدشان مرتب و زمان‌بندی می‌کنیم. اگر تعداد کل وظایف n باشد، پیچددگی زمانی این الگوریتم $O(n^2)$ است.

- گام دوم: از تکنیک تغییر پویای ولتاژ، جهت بهره‌گیری از زمان‌های بیکاری^۵ پردازنده استفاده می‌کنیم. این تکنیک مبنی بر این خصوصیت باتری است که با کاهش هرچه بیشتر سرعت / ولتاژ وظیفه، هزینه پروفایل کمتر می‌شود [۲۶]. با اعمال تغییر پویای ولتاژ علاوه بر کاهش انرژی و هزینه، توان مصرفی نیز کاهش می‌باید. برخلاف روش‌های پیشین که تمکز روی انرژی یا هزینه بود، در اینجا تمکز اصلی روی توان مصرفی است. در الگوریتم پیشنهادی از تکنیک تغییر پویای ولتاژ در جهت کاهش توان مصرفی وظایف با هدف افزایش بهره‌وری باتری استفاده می‌شود. بدین صورت که در هر مرحله یک وظیفه را انتخاب و به اندازه یک سطح، ولتاژ آن را کاهش می‌دهیم. یکی از مسایل اساسی هنگام استفاده از تکنیک تغییر پویای ولتاژ در جهت افزایش بهره‌وری باتری، نحوه انتخاب وظیفه جهت اعمال تغییر پویای ولتاژ است. همان طور که در قسمت انجیزه تحقیق گفته شد توان مصرفی نقش بسزایی در رفتار باتری ایفا می‌کند، لذا در الگوریتم پیشنهادی هنگام انتخاب یک وظیفه جهت اعمال تغییر پویای ولتاژ به اندازه یک سطح، وظیفه‌ای که توان مصرفی بیشتری دارد را انتخاب می‌کنیم و امکان پذیر بودن زمان‌بندی در صورت کاهش ولتاژ این وظیفه به اندازه یک سطح را مورد بررسی قرار می‌دهیم. اگر این امر امکان پذیر باشد، آن گاه تغییر ولتاژ را اعمال می‌کنیم و زمان‌بندی را با در نظر گرفتن ولتاژ، جریان و زمان اجرای جدید این وظیفه انجام می‌دهیم. این گام را تا زمانی که امکان کاهش ولتاژ هیچ وظیفه‌ای نباشد، تکرار می‌کنیم. با استفاده از این روش در واقع عمل هم‌سطح سازی توان مصرفی تا حد ممکن صورت می‌گیرد. هم‌سطح شدن توان مصرفی چند مزیت دارد: اول این که حداکثر توان مصرفی تا جایی که امکان دارد کاهش می‌باید و به دنبال آن از افت شدید ولتاژ ناشی از توان مصرفی بالا کاسته می‌شود. این امر طبق سناریوی اول و دوم کارایی باتری را به خصوص زمانی که وظایفی با توان مصرفی زیاد و مدت زمان اجرای کم داریم، بهبود می‌بخشد. دوم این که به دنبال هم‌سطح شدن توان مصرفی وظایف، سربار ناشی از تغییر سطح ولتاژ / سرعت پردازنده کمتر می‌شود [۳۲] که البته در این مقاله به دلیل مطابقت با کارهای قبلی از محاسبه سربار انرژی صرف نظر شده است. اگر تعداد وظایف n و تعداد سطوح ولتاژ m باشد، پیچیدگی زمانی این گام $O(mn)$ است.

- گام سوم: پس از اعمال تغییر پویای ولتاژ وظایف بر اساس توان مصرفی تا جایی که دیگر امکان کاهش ولتاژ هیچ وظیفه‌ای نباشد، وظایف را زمان‌بندی کرده و سعی می‌کنیم تمامی وظایف را تا جایی که امکان دارد به صورت غیر افزایشی مرتب کنیم. این بخش از الگوریتم مشابه الگوریتم ارائه شده در [۲۵] می‌باشد و پیچیدگی زمانی این گام $O(n^2)$ است. **شکل ۶** روند الگوریتم پیشنهادی را نشان می‌دهد.

۵- نتایج آزمایش‌ها

در این مقاله برای انجام آزمایش‌ها پارامترهای سیستم را همانند مقاله‌های قبلی تنظیم کردایم [۲۵] و [۲۶]. پردازنده قابلیت تغییر



شکل ۶: روند الگوریتم پیشنهادی (هم‌سطح‌سازی توان مصرفی).

۵-۳ تعریف مسئله

با توجه به پارامترهای مربوط به باتری، $(\alpha$ و β)، به عنوان منبع انرژی و پارامترهای وظایف (زمان رسیدن، طول زمان اجراء، موعد نسبی و جریان وظیفه) می‌خواهیم با استفاده از تکنیک تغییر پویای ولتاژ وظایف را طوری زمان‌بندی کنیم که محدودیت‌های آنها ارضاء شوند (به عنوان مثال قبل از رسیدن موعد^۱ وظیفه اجرایش پایان یابد)، طول عمر سیستم زمانی که طول می‌کشد تا سیستم دچار شکست شود) را به حداقل مقدار ممکن برسانیم و بیشترین بهره را از باتری ببریم. به عبارت دیگر می‌خواهیم δ را در هر بازه زمانی به حداقل میزان خود و به دنبال آن طول عمر سیستم را به حداقل مقدار خود برسانیم. در ادامه به شرح الگوریتم زمان‌بندی انحصاری آگاه از وضعیت باتری برای وظایف دوره‌ای و غیر دوره‌ای می‌پردازیم.

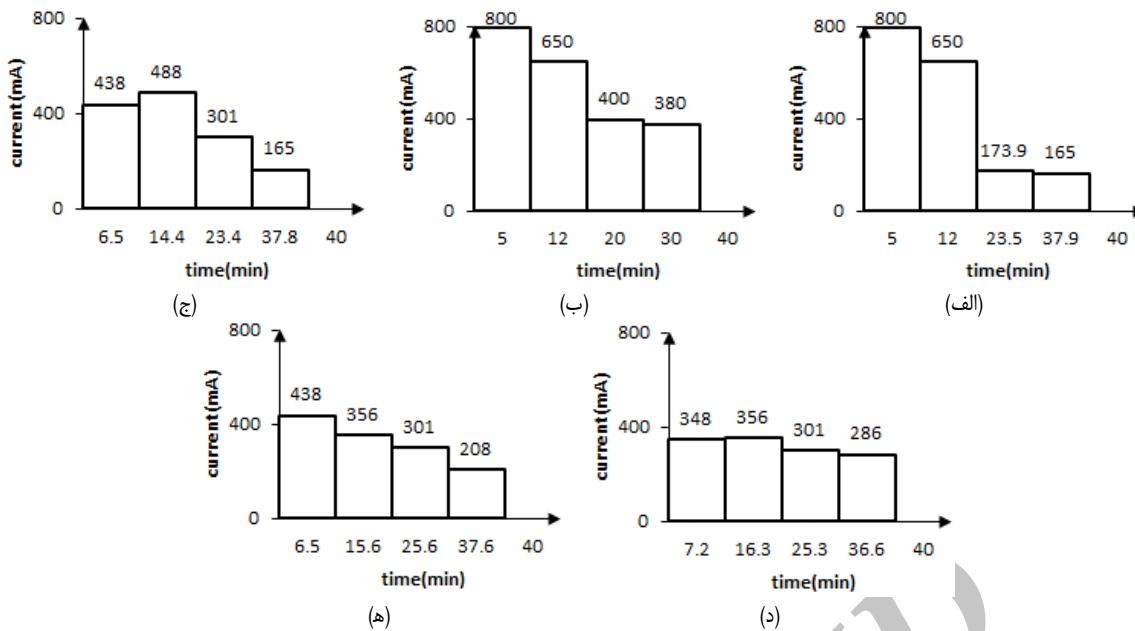
۴- الگوریتم زمان‌بندی آگاه از وضعیت باتری

در این مقاله وظایف به صورت دوره‌ای در نظر گرفته شده‌اند. برای زمان‌بندی وظایف دوره‌ای طبق الگوریتم پیشنهادی، ابتدا برای یک ابردوره^۲ وظایف را زمان‌بندی می‌کنیم، سپس زمان‌بندی به دست آمده را برای دیگر ابردوره‌ها تکرار می‌کنیم. یک ابردوره با کوچک‌ترین مضرب مشترک دوره همه وظایف برابر است.

الگوریتم پیشنهادی (هم‌سطح‌سازی توان مصرفی): الگوریتم زمان‌بندی پیشنهادی در ۳ گام به شرح زیر ارائه می‌گردد:

- گام اول: یک زمان‌بندی با استفاده از الگوریتم انحصاری زودترین موعد اول^۳ (EDF) به دست می‌آوریم و در این مرحله، ولتاژ همه وظایف برابر با حداقل ولتاژ پردازنده در نظر گرفته می‌شود. ابتدا وظایف را طبق روش زمان‌بندی زودترین موعد اول بر اساس

1. Deadline
2. Hyper Period
3. Power Leveling
4. Earliest Deadline First



شکل ۷: پروفایل های متفاوت حاصل از الگوریتم های زمان بندی مختلف زمان بندی وظایف جدول ۹ (الف) غیر افزایشی و کاهش ولتاژ انحصاری، (ب) بالاترین ولتاژ، (ج) راه حل بهینه، (د) هزینه نسبت به زمان و (ه) الگوریتم پیشنهادی (هم سطح سازی توان مصرفی).

۵ پروفایل متفاوت حاصل از الگوریتم های زمان بندی مختلف را نشان

می دهد. برای مقایسه این ۵ پروفایل نه تنها از تابع هزینه بلکه از Dualfoil نیز استفاده شده است. در جدول ۱۰ نتایج حاصل از تابع هزینه به دو صورت محاسبه شده اند، یکی با در نظر گرفتن توان مصرفی و به دست آوردن جریان از روی توان مصرفی و ولتاژ میانگین، دیگری مشابه کارهای قبلی، بدون در نظر گرفتن توان مصرفی. در نمودار شکل ۸ نتایج حاصل از اجرای Dualfoil برای هر کدام از پروفایل ها آمده است.

در شکل ۷-الف وظایف بر اساس الگوریتم زمان بندی EDF بدون اعمال تعییر پویایی ولتاژ و در بالاترین حد ولتاژ اجرا شده اند. با توجه به جدول ۱۰ این پروفایل بدترین نتیجه را در بین ۵ پروفایل موجود در شکل ۷ نشان می دهد. شکل ۷-ب نمایانگر پروفایل حاصل از الگوریتم مبنی بر چیدمان غیر افزایشی و کاهش ولتاژ انحصاری [۲۶] است. هزینه حاصل از این پروفایل نسبت به پروفایل شکل ۷-الف بهتر است اما نسبت به ۳ مورد دیگر بدتر است. شکل ۷-ج پروفایل حاصل از الگوریتم مبنی بر کاهش هزینه نسبت به زمان [۲۵] را نشان می دهد که این پروفایل، هزینه را نسبت به دو حالت شکل ۷-الف و شکل ۷-ب به میزان قابل توجهی کاهش می دهد اما نسبت به حالت بهینه، شکل ۷-د هزینه بیشتری مصرف می کند و همچنین هزینه آن از الگوریتم پیشنهادی نیز بیشتر است. در شکل ۷-ه پروفایل حاصل از الگوریتم پیشنهادی نشان داده است. نتایج حاصل از اعمال تابع هزینه برای این پروفایل بهتر از پروفایل های شکل ۷-الف تا شکل ۷-ج است. هزینه این پروفایل بهتر از پروفایل شکل ۷-ج و ۱٪/۲۰٪ دارد. شکل ۷-د است. جدول ۱۰ مقادیر حاصل از تابع هزینه را برای ۵ پروفایل فوق نشان می دهد و هزینه ها بر حسب میلی آمپر دقیقه ($mA\text{-min}$) است. شکل ۹ نمودار حاصل از نتایج به دست آمده برای هر پروفایل از طریق Dualfoil است.

همان گونه که مشاهده می گردد، حداقل ولتاژ و ولتاژ نهایی پروفایل مربوط به الگوریتم پیشنهادی بیشتر از دیگر پروفایل ها است. در واقع در

جدول ۹: خصوصیات اولیه وظایف.

شماره وظیفه	مدت زمان (min)	جریان (mA)	موعد (min)
۱	۷	۸۰۰	۱۸
۲	۵	۶۵۰	۱۰
۳	۸	۴۰۰	۲۶
۴	۱۰	۳۸۰	۳۸

سرعت/ ولتاژ در ۵ سطح ولتاژ [۳.۰، ۳.۷، ۴.۵، ۵.۰، ۵.۳] را دارد. ولتاژ آستانه ۰/۰ ولت و ضریب سودمندی مبدل DC-DC ۱ است. همچنین پارامترهای باتری بر اساس باتری لیتیوم یون مورد استفاده در Dualfoil تنظیم شده است. این تنظیمات بدین صورت هستند: ولتاژ مدار باز $V_{oc} = ۴.۳V$ ، ولتاژ قطع $V_{cut} = ۳.۲V$ ، $\alpha = ۴۰.۳۷۵mA\text{-min}$ ، $\beta = ۰.۲۷۳min^{-۱}$ و $m = ۱۰$. لازم به ذکر است که در اغلب سیستم های نهفته مدرن مصرف انرژی پویاً بسیار حائز اهمیت است. بنابراین در این مقاله مانند کارهای مشابه قبلی از انرژی مصرفی ایستاده صرف نظر شده است. همچنین جهت ساده سازی، مقدار سربار زمان و انرژی مصرفی آن صفر در نظر گرفته شده است.

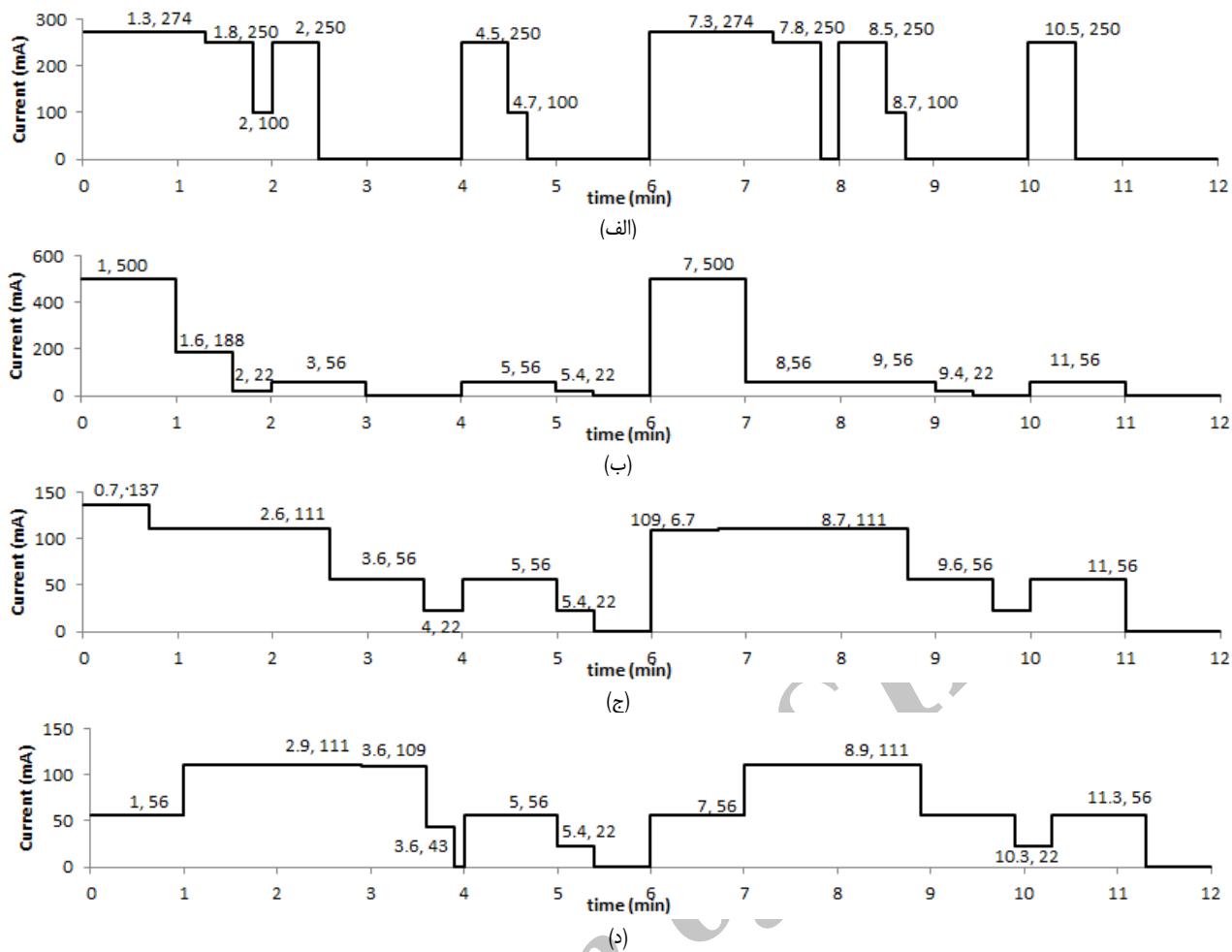
برای این که بتوانیم الگوریتم پیشنهادی را با الگوریتم های قبلی مقایسه کنیم، ابتدا چند نمونه از مثال های ارائه شده در کارهای قبلی را مد نظر قرار داده و الگوریتم پیشنهادی را روی آنها اعمال نموده ایم. نتایج نشان می دهد که الگوریتم پیشنهادی در این مثال ها بهتر عمل می کند. در مرحله بعد آزمایش های گسترده تری انجام داده ایم و الگوریتم ارائه شده توسط Yokoyama و دیگران [۲۵] را نیز پیاده سازی کردیم و برای تعداد زیادی از آزمایش ها به مقایسه عملکرد دو الگوریتم و ارزیابی نتایج با استفاده از شبیه ساز Dualfoil و تابع هزینه تعریف شده در مدل نفوذی باتری پرداختیم. در ادامه مثال ها و نتایج به دست آمده شرح داده می شود.

جدول ۹ نشان دهنده مشخصات ۴ وظیفه غیر دوره ای است و شکل ۷.

1. Open Circuit Voltage

2. Dynamic Energy Consumption

3. Static Energy Consumption



شکل ۸: پروفایل‌های حاصل از سه الگوریتم زمان‌بندی مختلف برای وظایف جدول ۱۱ (الف) پروفایل هم‌سطح‌سازی جریان، (ب) پروفایل غیر افزایشی، (ج) پروفایل کاهش هزینه نسبت به زمان و (د) پروفایل الگوریتم پیشنهادی (هم‌سطح‌سازی توان مصرفی).

جدول ۱۰: هزینه ۵ پروفایل شکل ۸

پروفایل (mA-min)	۰ بر اساس جریان	۰ بر اساس توان		
الف	ب	ج	د	ه
۲۱۵۹۵,۴	۲۰۵۰۱,۷	۲۰۱۸۵,۶	۱۹۴۴۹,۱	۱۹۷۸۱,۵
۲۱۲۷۹,۹	۲۰۳۳۰,۱	۲۰۲۰۶,۳	۱۹۴۲۵,۵	۱۹۵۷۷,۶

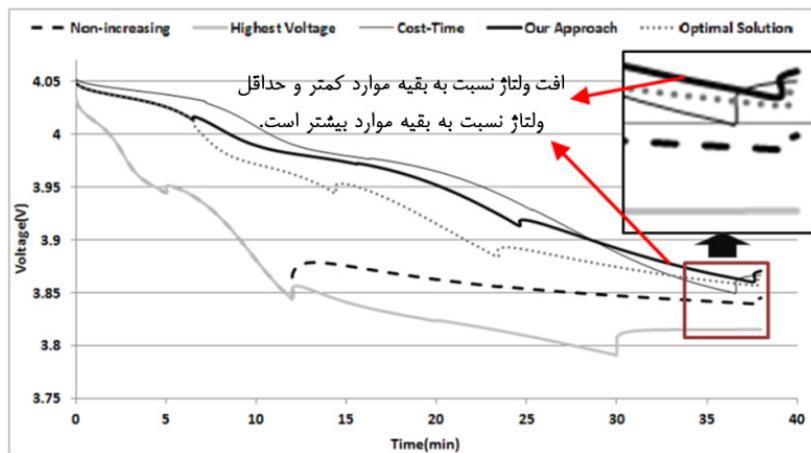
دست می‌آورد زیرا عملکرد باتری به موارد متعددی مانند انرژی مصرفی، چیدمان وظایف و ... بستگی دارد. در ادامه به مقایسه الگوریتم پیشنهادی با دیگر الگوریتم‌ها هنگامی که وظایف دوره‌ای هستند، می‌پردازیم. ابتدا مثالی را که در کارهای قبلی آمده مد نظر قرار داده و الگوریتم پیشنهادی را روی آن اعمال می‌کنیم. جدول ۱۱ خصوصیات وظایف دوره‌ای این مثال را نشان می‌دهد. شکل ۸-الف پروفایل حاصل از الگوریتم هم‌سطح‌سازی جریان مصرفی^۱، شکل ۸-ب پروفایل به دست آمده از الگوریتم غیر افزایشی^۲، شکل ۸-ج پروفایل حاصل از الگوریتم کاهش هزینه نسبت به زمان^۳ و شکل ۸-د پروفایل به دست آمده از الگوریتم پیشنهادی را نشان می‌دهد. در جدول ۱۲ هزینه‌های هر کدام از پروفایل‌ها ذکر شده است. همان‌گونه که مشاهده می‌شود نتایج حاصل از پروفایل الگوریتم پیشنهادی بهتر از حالت‌های دیگر است. هزینه محاسبه شده هم بدون در نظر گرفتن توان مصرفی و هم با در نظر گرفتن توان مصرفی کمتر از دیگر حالت‌ها است.

1. Current Leveling

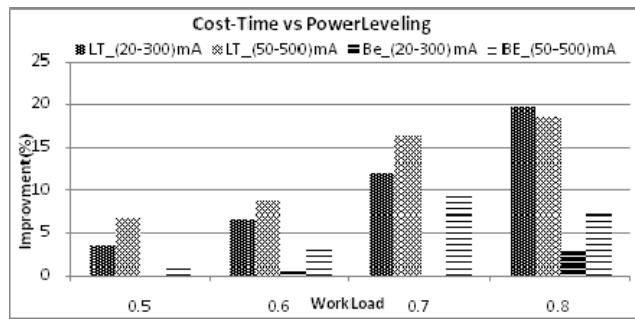
جدول ۱۱: خصوصیات اولیه وظایف دوره‌ای.

شماره وظیفه	زمان اجرا (min)	موعد (min)	جریان (mA)
۱	۰,۵	۲	۲۵۰
۲	۰,۲	۴	۱۰۰
۳	۱/۰	۶	۵۰۰

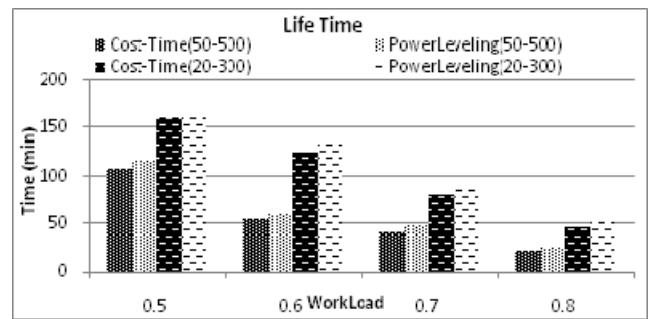
این پروفایل میزان افت ولتاژ هم در نقطه کمینه و هم در انتهای پروفایل از دیگر حالت‌ها کمتر است و در نهایت منجر به بهره‌وری بهتر از باتری و افزایش طول عمر باتری و سیستم می‌شود. لازم به ذکر است که پروفایل نشان داده شده در شکل ۷-د کمترین هزینه را دارد در حالی که نتایج حاصل از اجرای شبیه‌ساز dualfoil دقیق بیانگر این هستند که پروفایل به دست آمده از الگوریتم پیشنهادی بهترین نتیجه را می‌دهد. علت این امر خطای مدل نفوذی و در پی آن هزینه برآورد شده نسبت به مدل الکتروشیمیایی است، بنابراین همان طور که نتایج نشان می‌دهند، الگوریتم پیشنهادی نسبت به الگوریتم کاهش هزینه نسبت به زمان بهتر عمل می‌کند، البته نمی‌توان ادعا کرد که الگوریتم پیشنهادی جواب بهینه را به



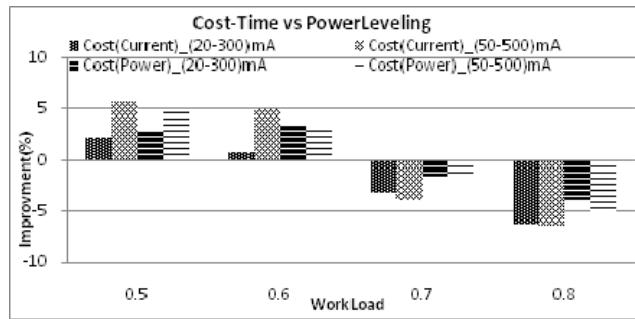
شکل ۹: نمودار ولتاژ- زمان ۵ پروفایل شکل ۷



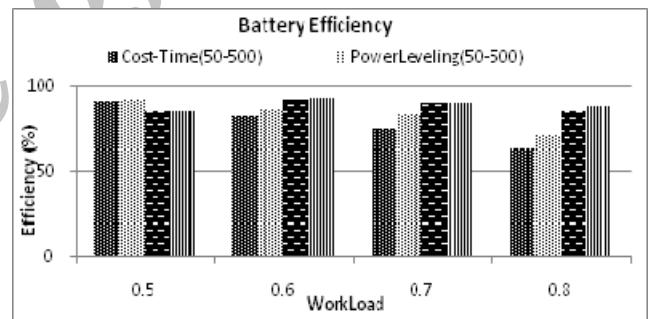
شکل ۱۰: مقایسه میزان طول عمر سیستم و بازده باتری الگوریتم پیشنهادی با الگوریتم کاهش هزینه نسبت به زمان.



شکل ۱۱: مقایسه طول عمر سیستم در الگوریتم پیشنهادی و الگوریتم کاهش هزینه نسبت به زمان.



شکل ۱۲: مقایسه هزینه یک ابردوره الگوریتم پیشنهادی با الگوریتم کاهش هزینه نسبت به زمان.



شکل ۱۳: مقایسه بازده باتری در الگوریتم پیشنهادی و الگوریتم کاهش هزینه نسبت به زمان.

آزمایش‌های این بخش را برای زمانی که بار کاری بین ۰/۵ تا ۰/۸ است انجام شده و برای هر بار کاری ۲۵ مجموعه مجزا شامل ۶ وظیفه دوره‌ای ایجاد شده است. جریان مصرفی وظایف در ۱۲ مورد بین ۵۰۰ میلی‌آمپر و در ۱۲ مورد بین ۳۰۰ میلی‌آمپر در نظر گرفته شده است. برای هر مجموعه پروفایل حاصل از اجرای هر دو الگوریتم را در یک ابردوره به دست آورده‌ایم و سپس با استفاده از دو مدل باتری این مجموعه‌ها را با هم مقایسه کردہ‌ایم. شکل‌های ۱۰ تا ۱۳ نتایج حاصل از این آزمایش‌ها را نشان می‌دهند.

همان گونه که در شکل ۱۰ و ۱۱ مشاهده می‌نمایید در الگوریتم پیشنهادی طول عمر سیستم و بازده باتری در ۴ بار کاری بیشتر است (طول عمر سیستم بین ۳/۴٪ تا ۱۹/۶٪ توسط الگوریتم پیشنهادی افزایش یافته است). دلیل این امر این است که ما با اعمال همسطح سازی توان مصرفی وظایف از این که سیستم در نقاط با توان مصرفی بالا دچار افت شود جلوگیری کردہ‌ایم و افت ولتاژ را به تأخیر انداخته‌ایم. اما در الگوریتم کاهش هزینه نسبت به زمان، هدف کم کردن هزینه بوده و توجهی به افت

در مثال فوق هزینه محاسبه شده برای پروفایل حاصل از الگوریتم پیشنهادی وقتی فقط بر اساس جریان مصرفی هر وظیفه انجام شود، ۱/۱۱ درصد و وقتی بر اساس توان مصرفی آن (در این حالت جریان از تقسیم توان مصرفی به ولتاژ میانگین به دست می‌آید) انجام شود، ۱۴/۲۴ درصد نسبت به پروفایل سوم کاهش می‌یابد.

برای ارزیابی بهتر الگوریتم پیشنهادی در تعداد زیادی اجرا به مقایسه الگوریتم پیشنهادی با الگوریتم کاهش هزینه نسبت به زمان پرداختیم. در این ارزیابی‌ها علاوه بر هزینه یک ابردوره دو پارامتر دیگر را مورد ارزیابی قرار دادیم که عبارتند از: (الف) طول عمر سیستم^۱ (LT)، این زمان معادل زمان اولین شکست سیستم است. یعنی زمان افت ولتاژ باتری به کمتر از ولتاژ قطع و (ب) مقداره باره باتری^۲ (BE)، مقدار انرژی مورد استفاده تا زمانی که ولتاژ باتری برای اولین بار به کمتر از ولتاژ قطع برسد.

1. Life Time
2. Battery Efficiency

جدول ۱۲: هزینه محاسبه شده برای پروفایل‌های حاصل از الگوریتم آگاه از وضعیت باتری.

الگوریتم	بر اساس جریان (mA-min)	بر اساس توان (mA-min)	(mA-min)
پروفایل همسطح سازی جریان	۶۳۴۳	-	-
پروفایل غیر افزایشی	۴۳۴۲	-	-
پروفایل کاهش هزینه نسبت به زمان	۲۳۲۸	۳۵۹۳	
پروفایل الگوریتم پیشنهادی	۲۲۸۰	۳۱۴۵	

افزایش طول عمر باتری و سیستم کمک می‌کند، مهار کردن افت ولتاژ ناشی از اجرای وظایف با توان مصرفی بالا است.

مراجع

- [1] T. L. Martin, *Balancing Batteries, Power, and Performance: System Issues in CPU Speed-Setting for Mobile Computing*, Doctoral Dissertation, Carnegie Mellon University, 1999.
- [2] L. Benini, et al., "A discrete-time battery model for high-level power estimation," in *Proc. of Design, Automation and Test in Europe Conference and Exhibition*, vol. ???, pp. 35-39, Paris, France, 27-30 Mar. 2000.
- [3] D. Rakhmatov, *Modeling and Optimization of Energy Supply and Demand for Portable Reconfigurable Electronic Systems*, Ph.D. Thesis, Dept. Electr. Comput. Eng., Arizona Univ., Tucson, May 2002.
- [4] L. Benini, G. Castelli, A. Macii, and R. Scarsi, "Battery-driven dynamic power management," *IEEE Design and Test*, vol. 18, no. 2, pp. 53-60, Mar. 2001.
- [5] T. F. Fuller, M. Doyle, and J. Newman, "Simulation and optimization of the dual lithium ion insertion cell," *J. of the Electrochemical Society*, vol. 141, no. 1, pp. 1-10, 1994.
- [6] M. Doyle, T. F. Fuller, and J. Newman, "Modeling of galvanostatic charge and discharge of the lithium/polymer/insertion cell," *J. of the Electro-Chemical Society*, vol. 140, no. 6, pp. 1526-1533, Jun. 1993.
- [7] T. F. Fuller, M. Doyle, and J. Newman, "Relaxation phenomena in lithium-ion insertion cells," *J. of the Electrochemical Society*, vol. 141, no. 4, pp. 982-990, Apr. 1994.
- [8] "FORTRAN programs for the simulation of electrochemical systems," Jun. 2010, [Online]. Available: <http://www.cchem.berkeley.edu/jsgnp/fortran.html>.
- [9] P. D. Vidts and R. E. White, "Mathematical modeling of a nickel-cadmium cell: proton diffusion in the nickel electrode," *J. of the Electrochemical Society*, vol. 142, no. 1, pp. 1509-1519, May 1995.
- [10] E. Podlaha and H. Cheh, "Modeling of cylindrical alkaline cells," *J. of the Electrochemical Society*, vol. 141, no. 1, pp. 15-27, Jan. 1994.
- [11] "The spice page," Jun. 2010, [Online]. Available: <http://bwrc.eecs.berkeley.edu/classes/icbook/spice/>.
- [12] S. C. Hageman, "Simple PSpice models let you simulate common battery types," *Electronic Design News*, vol. 38, no. 1, pp. 117-129, 1993.
- [13] S. Gold, "A PSpice macromodel for lithium-ion batteries," in *Proc. of the 12th Annual Battery Conf. on Applications and Advances*, pp. 215-222, 14-17 Jan 1997.
- [14] M. R. Jongerden and B. R. Haverkort, *Battery Modeling*, Centre for Telematics and Information Technology, University of Twente, Enschede, 2008.
- [15] D. Rakhmatov and S. Vrudhula, "Energy management for battery-powered embedded systems," *ACM Trans. on Embedded Computing Systems*, vol. 2, no. 3, pp. 277-432, Aug. 2003.
- [16] C. Chiasseroni and R. Rao, "Energy efficient battery management," *IEEE J. on Selected Areas in Communications*, vol. 19, no. 7, pp. 1235-1245, Jul. 2001.
- [17] D. Rakhmatov, S. Vrudhula, and D. A. Wallach, "Battery lifetime predictions for energy-aware computing," in *Proc. of the Int. Symp. on Low Power Electronics and Design, ISLPED '02*, pp. 154-159, 2002.
- [18] J. Manwell and J. McGowan, "Lead acid battery storage model for hybrid energy systems," *Solar Energy*, vol. 50, no. 5, pp. 399-405, May 1993.
- [19] C. Chiasseroni and R. Rao, "A model for battery pulsed discharge with recovery effect," in *Proc. of Wireless Communications and Networking Conf.*, vol. 2, pp. 636-639, 21-24 Sep. 1999.
- [20] C. Chiasseroni and R. Rao, "Pulsed battery discharge in communication devices," in *Proc. of the 5th Int. Conf. on Mobile Computing and Networking*, pp. 88-95, 1999.

ولتاژ ناشی از توان مصرفی بالا نشده است. در این الگوریتم ممکن است به علت کم کردن هزینه، وظایفی که توان مصرفی زیادی دارند نادیده گرفته شوند در حالی که عامل اصلی افت ولتاژ این وظایف هستند.

در شکل ۱۲ میزان بهبود الگوریتم پیشنهادی از منظر طول عمر سیستم و بازده باتری نسبت به الگوریتم کاهش هزینه نسبت به زمان مشاهده می‌شود. همچنین در شکل‌ها دیده می‌شود که وقتی جریان مصرفی وظایف بیشتر است الگوریتم پیشنهادی عملکرد بهتری دارد. علت آن است که در این شرایط وظایف توان مصرفی بیشتری دارند و هدف اصلی الگوریتم ما مهار کردن افت ولتاژ ناشی از توان مصرفی بالا است، بنابراین در این شرایط تأثیر بیشتری بر عملکرد سیستم دارد.

در شکل ۱۳ مقایسه هزینه محاسبه شده برای یک دوره نشان داده شده است. همان طور که مشاهده می‌نمایید وقتی بار کاری سیستم بیشتر است (۰/۸ و ۰/۷) الگوریتم پیشنهادی از منظر هزینه یک ابردوره بدتر عمل می‌کند. علت این است که الگوریتم ما بر مبنای کاهش هزینه نیست و هدف آن مهار کردن افت ولتاژ ناشی از توان زیاد است، در حالی که الگوریتم کاهش هزینه نسبت به زمان، هدف اصلی آن کاهش هزینه است. اما دلیل این که الگوریتم پیشنهادی هنگام کمبودن بار کاری سیستم بهتر عمل می‌کند این است که در این شرایط زمان بیکاری سیستم زیاد است و الگوریتم ما می‌تواند تغییر پویای ولتاژ را روی وظایف بیشتری اعمال کند و علاوه بر مهار افت ولتاژ هزینه را بیشتر کاهش می‌دهد.

۶- نتیجه‌گیری

در این مقاله با اشاره بر این مطلب که توان مصرفی در هر لحظه تأثیر بسزایی در عملکرد باتری دارد، به ارائه یک الگوریتم زمان‌بندی آگاه از وضعیت باتری برای وظایف دوره‌ای در یک سیستم تک‌پردازنده‌ای مبتنی بر باتری با قابلیت تغییر پویای ولتاژ پرداختیم. در این الگوریتم مرکزی اصلی روی همسطح سازی توان مصرفی وظایف است. آزمایش‌های متعدد نشان می‌دهند که الگوریتم پیشنهادی در مقایسه با الگوریتم‌های مشابه قلی که با هدف افزایش بهره‌وری از باتری و طول عمر سیستم‌های نهفته بی‌درنگ می‌متنی بر باتری طراحی شده بودند، نتایج بهتری را به دست می‌آورد. برای مقایسه الگوریتم پیشنهادی با دیگر الگوریتم‌ها از دو روش اول با استفاده از تابع هزینه، میزان شارژ مصرفی برای پروفایل‌های به دست آمده از الگوریتم‌های زمان‌بندی سیستم و بازده باتری با استفاده از نتایج شبیه‌ساز Dualfoil استخراج می‌شود. نتایج آزمایش‌های متعدد نشان می‌دهد که الگوریتم پیشنهادی طول عمر سیستم و بازده باتری را به میزان چشم‌گیری افزایش می‌دهد. الگوریتم پیشنهادی منجر به افزایش طول عمر سیستم بین ۱۹,۶-۴/۳٪ درصد در شرایط مختلف (از نظر بار کاری سیستم و محدود توان مصرفی وظایف) شده است. همچنین نتایج نشان می‌دهد که کاهش هزینه همیشه منجر به افزایش طول عمر سیستم نمی‌شود بلکه عامل مهمی که به

20th Int. Parallel and Distributed Processing Sym., 25-29 April 2006.

- [31] D. Rakhmatov and S. Vrudhula, "An analytical high-level battery model for use in energy management of portable electronic systems," in *Proc. of the Int. Conf. on Computer Aided Design*, pp. 488-493, 2001.
- [32] A. Anderi, et al., "Overhead-conscious voltage selection for dynamicand leakage energy reduction of time-constrained systems," *IEEE Proc. of Computer and Digital Techniques*, vol. 152, no. 1, pp. 28-38, 14 Jan. 2005.

صغری منوچهوری خلادی تحصیلات خود را در مقاطع کارشناسی و کارشناسی ارشد به ترتیب در سال‌های ۱۳۸۷ و ۱۳۹۱ در موسسه آموزش عالی پاسارگاد شیراز و دانشکده فنی دانشگاه تهران در رشته مهندسی کامپیوتر به اتمام رسانید. زمینه‌های تحقیقاتی مورد علاقه ایشان عبارتند از: سیستم‌های بی‌درنگ، مدیریت توان و انرژی در باتری‌ها الگوریتم‌های زمانبندی و مدیریت منابع است.

مهندی کارگه‌ی در سال ۱۳۷۷ مدرک کارشناسی مهندسی کامپیوتر خود را از دانشگاه صنعتی امیرکبیر و در سال ۱۳۷۹ مدرک کارشناسی ارشد و در سال ۱۳۸۵ مدرک دکترای مهندسی کامپیوتر خود را از دانشگاه صنعتی شریف دریافت نمود. او در حال حاضر دانشیار دانشکده مهندسی برق و کامپیوتر دانشگاه تهران است. وی همچنین از سال ۱۳۸۲ با پژوهشکده علوم کامپیوتر پژوهشگاه دانش‌های بنیادی همکاری داشته است و هم‌اکنون محقق مقیم این پژوهشکده نیز هست. زمینه‌های علمی مورد علاقه نامبرده متنوع بوده و شامل موضوعاتی مانند مدل‌سازی و ارزیابی کارایی سیستم‌های تصادفی، مدیریت توان و دما در سیستم‌های بی‌درنگ و نهفته اتکاپذیر و سیستم‌های توزیع شده است. در ضمن، او عضو ارشد انجمن کامپیوتر IEEE نیز هست.

- [21] C. Chiasseroni and R. Rao, "Improving battery performance by using traffic shaping techniques," *IEEE J. on Selected Areas in Communications*, vol. 19, no. 7, pp. 1385-1394, Jul. 2001.
- [22] V. Rao, G. Singhal, A. Kumar, and N. Navet, "Battery model for embedded systems," in *Proc. of Int. Conf. on VLSI Design*, 105-110, Jan. 2005.
- [23] V. Rao, G. Singhal, A. Kumar, and N. Navet, "Stochastic battery model for embedded systems," in *Proc. 18th In. Conf. on VLSI Design*, 2005.
- [24] M. R. Jongerden and B. R. Haverkort, "Which battery model to use?" in *Proc. of the 24th UK Performance Engineering Workshop*, (UKPEW), Technical Report Series of the Department of Computing, Imperial College London, pages 76-88, 2008.
- [25] T. Yokoyama, G. Zeng, H. Tomiyama, and H. Takada, "Static task scheduling algorithms based on greedy heuristics for battery-powerd DVS Systems," *IEICE Trans. on Information and Systems*, vol. E93-D, no. 10, pp. 2737-2746, Oct. 2010.
- [26] P. Chowdhury and C. Chakrabarti, "Static task-scheduling algorithms for battery-powered DVS systems," *IEEE Trans. on Very Large Scale Integration Systems*, vol. 13, no. 2, pp. 226-237, Feb. 2005.
- [27] J. Luo and N. K. Jha, "Battery-aware static scheduling for distributed real-time embedded systems," in *Proc. of the 38th Conf. on Design Automation*, pp. 134-139, Jun. 2001.
- [28] A. Lahiri, S. Agarwal, A. Basu, and B. B. Bhattacharya, "Recovery-based real-time static scheduling for battery life optimization," in *Proc. of the 19th Int. Conf. on VLSI Design*, pp. 59-64, 2006.
- [29] J. Zhuo and C. Chakrabarti, "An efficient dynamic task scheduling algorithm for battery powered DVS systems," in *Proc. Asia and South Pacific Design Automation Conf.*, pp. 846-849, Shanghai, China, 18-21 January 2005.
- [30] V. Rao, G. Singhal, N. Navet, A. Kumar, and G. S. Visweswaran, "Battery aware dynamic scheduling for periodic task graphs," in